

CONTRATACIÓN DE PERSONAL CON CARGO A SUBVENCIÓN PARA PROYECTO DE INVESTIGACIÓN

OFERTA DE TRABAJO

PROYECTO DE INVESTIGACIÓN: *CCSDS Lossless Compression IP-Core Space applications* (ESA Contract No. 4000113182/15/NL/LF-CCN3).

FINANCIADO POR: Agencia Espacial Europea



PERFIL DEL CANDIDATO: Se solicita un doctor ingeniero/a en las áreas de Ingeniería Industrial o Ingeniería de Telecomunicación. El contratado/a realizará tareas del proyecto relacionadas con el diseño de sistemas de compresión de datos y de imágenes hiperespectrales para su utilización en el espacio (satélites u otras naves). El diseño de los sistemas se realizará sobre FPGAs tanto tolerantes a la radiación como COTS, usando lenguajes de descripción de hardware (VHDL) y herramientas de diseño de FPGAs. El candidato/a debe tener experiencia en la concepción, el diseño, la verificación y la validación de sistemas de compresión de información según los estándares CCSDS 123.0-B1, CCSDS 123.0-B2 y CCSDS 121.0-B3. Deberá ser experto en estos algoritmos y en el uso de herramientas de diseño, tales como Synplify Premier, Vivado, CatapultC, etc. Se valorarán específicamente las experiencias de radiación de sistemas con FPGAs y el manejo de herramientas o sistemas de inyección de fallos.

OTROS MÉRITOS A VALORAR: Capacidad para trabajar en equipo, habilidades para la escritura de memorias científicas, documentos técnicos y artículos de investigación. Disponibilidad para viajar y para la realización de estancias en centros nacionales e internacionales de más de 1 mes de duración.

DURACIÓN DEL CONTRATO: Del 16/03/2021 hasta el 31/12/2021.

RETRIBUCIÓN BRUTA: 1.920,77 euros

CENTRO DE TRABAJO: Instituto Universitario de Microelectrónica Aplicada (IUMA)

SE REALIZARÁ UNA ENTREVISTA A LOS CANDIDATOS: Sí

CRITERIOS DE SELECCIÓN

Criterios exigibles

- Doctorado en un área propia de la Ingeniería de Telecomunicación o Ingeniería Industrial.
-

- Experiencias de proyectos de diseño con de programación en C/C++ y VHDL.
- Conocimiento y manejo de herramientas de diseño e implementación de sistemas sobre FPGAs.
- Experiencia previa en el desarrollo de algoritmos de procesamiento y/o compresión de imagen multiespectral y/o hiperespectral siguiendo los estándares CCSDS 123.0-B1, CCSDS 123.0-B y CCSDS 121.0-B3.
- Experiencia en presentación de trabajos científicos en congresos internacionales.
- Nivel equivalente B2 de inglés.

Criterios valorables (además de los exigibles)

- Experiencia previa en el desarrollo de soluciones embarcadas en satélites.
 - Experiencia en la redacción de escritura de memorias científicas, documentos técnicos y artículos de investigación en revistas de impacto.
 - Capacidad para la redacción de memorias técnicas de solicitud de proyecto en los planes regionales, nacionales y europeos.
 - Acreditación del Nivel de inglés B2 o superior
-

DOCUMENTACIÓN A PRESENTAR: Currículum Vitae documentado

PRESENTACIÓN DE SOLICITUDES: Enviar por correo electrónico a Roberto Sarmiento Rodríguez (roberto.sarmiento@ulpgc.es)

- PLAZO: Hasta el 03 de marzo de 2021 a las 14:00 horas.