

CONTRATACIÓN DE PERSONAL CON CARGO A SUBVENCIÓN PARA PROYECTO DE INVESTIGACIÓN

OFERTA DE TRABAJO

PROYECTO DE INVESTIGACIÓN: *CCSDS Lossless Compression IP-Core Space applications* (ESA Contract No. 4000113182/15/NL/LF-CCN3).

FINANCIADO POR: Agencia Espacial Europea



PERFIL DEL CANDIDATO: Se busca un ingeniero con titulación de máster en Tecnologías de Telecomunicación Avanzada o de Máster en Ingeniería de Telecomunicación o Máster en Ingeniería de Sistemas Electrónicos, o similar. Esta persona deberá tener un conocimiento sólido del hardware programable (FPGAs) y de las herramientas de diseño. En particular, amplios conocimientos y experiencia de trabajo con lenguaje VHDL y con lenguaje C. Experiencia de prototipado de sistemas con tarjetas de FPGAs, tipo Zedboard y/o equivalentes. Experiencia en la implementación de algoritmos sobre FPGAs. Se valorará el conocimiento particular de sistemas de compresión de datos y de imágenes hiperespectrales con los estándares CCSDS 121.0-B-2 y CCSDS 123.0-B-1/CCSDS123.0-B-2. Será imprescindible que los candidatos posean fluidez con el inglés tanto de manera oral como escrita.

OTROS MÉRITOS A VALORAR: Capacidad para trabajar en equipo, habilidades para la escritura de memorias científicas, documentos técnicos y artículos de investigación. Disponibilidad para viajar y para la realización de estancias en centros nacionales e internacionales de más de 1 mes de duración.

DURACIÓN DEL CONTRATO: Del 16/07/2021 hasta el 31/10/2021.

RETRIBUCIÓN BRUTA: 1.767,29 euros (ICP2, BOULPGC 3 de junio de 2019, página 6)

CENTRO DE TRABAJO: Instituto Universitario de Microelectrónica Aplicada (IUMA)

SE REALIZARÁ UNA ENTREVISTA A LOS CANDIDATOS: Sí

CRITERIOS DE SELECCIÓN

Criterios exigibles

- Máster en Tecnologías de Telecomunicación Avanzada o de Máster en Ingeniería de Telecomunicación, o Máster en Ingeniería de Sistemas Electrónicos, o similares.
- Experiencias de proyectos de diseño de sistemas electrónicos hardware con programación en C/C++ y VHDL.
- Conocimiento y manejo de herramientas de diseño e implementación de sistemas sobre FPGAs, especialmente las de Xilinx.
- Desarrollo de sistemas con la plataforma Zedboard de Xilinx.
- Experiencia en presentación de trabajos científicos en foros internacionales.
- Nivel equivalente B2 de inglés.

Criterios valorables (además de los exigibles)

- Experiencia previa en el desarrollo de algoritmos de procesamiento y/o compresión de imagen multiespectral y/o hiperespectral.
- Experiencia en la redacción de escritura de memorias científicas, documentos técnicos y artículos de investigación en revistas de impacto.
- Capacidad para la redacción de memorias técnicas de solicitud de proyecto en los planes regionales, nacionales y europeos.
- Acreditación del Nivel de inglés B2 o superior

DOCUMENTACIÓN A PRESENTAR: Currículum Vitae documentado

PRESENTACIÓN DE SOLICITUDES: Enviar por correo electrónico a Roberto Sarmiento Rodríguez (roberto.sarmiento@iulpgc.es)

- PLAZO: Hasta el 13 de junio de 2021 a las 24:00 horas.